BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.



PATENT ABSTRACTS OF JAPAN

(11)Publication number: 02213978 A

(43) Date of publication of application: 27.08.90

(51)Int. CI **G06F 15/18 G06F 15/70**

(21)Application number: 01034713

(22) Date of filing: 14.02.89

(71)Applicant: JAPAN RADIO CO LTD

(72)Inventor: TAKAKUWA AKIO

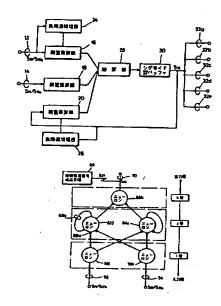
(54)LEARNING CONTROLLER FOR TIME SERIES INFORMATION SIGNAL

(57)Abstract:

PURPOSE: To spontaneously form one recognition pattern by feeding the output signals of plural neurons included in an intermediate layer back to the same neuron and leading out a signal showing the update value of the synapse connection by learning as the output signal of a negative feedback amplifier.

CONSTITUTION: A self-feedback is formed to each of neurons 56i, 58i, 62j, 64j and 66k included in an intermediate layer of a neural network excluding the input and output layers. Then the negative feedback amplifiers 24 and 26 apply the allocation between the weight applied to the feedback of the past time series information signal and the weight applied to the present time series signal. Thus the learning and the storage are carried out. Thus the desired value equal to the value of a teacher information signal S_{27} , for example is gradually obtained via the full time series information signals S_{21}/S_{21a} and S_{22}/S_{22a} . That is, one recognition pattern is spontaneously obtained.

COPYRIGHT: (C)1990,JPO&Japio



即日本国特許庁(JP)

① 特許出願公開

® 公開特許公報(A)

平2-213978

SInt. Cl. 3

識別記号

庁内整理番号

❸公開 平成2年(1990)8月27日

G 06 F 15/18 15/70

465 A

6745-5B 9071-5B

審査請求 未請求 請求項の数 1 (全5頁)

図発明の名称

時系列情報信号の学習制御装置

②特 願 平1-34713

②出 願 平1(1989)2月14日

⑩発 明 者 髙 鍬

明夫

東京都三鷹市下連雀5丁目1番1号 日本無線株式会社内

東京都三鷹市下連省5丁目1番1号

勿出 願 人 日本無線株式会社

邳代 理 人 弁理士 千葉 剛宏

明細音

1. 発明の名称

時系列情報信号の学習制御装置

2. 特許請求の範囲

(1) バックプロパーゲーション型ニューラルネットワークにおいて、

入力および出力層を除く中間層における複数個のニューロンの出力信号を同一のニューロン に帰還せしめる情報処理機能手段と、

学習によるシナプス結合の更新量を示す倡号 を負帰還増幅器の出力信号として導出する情報 処理機能部と、

を具備することを特徴とする時系列情報信号 の学習制御装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、動的パターン超級に係る時系列情

報信号の学習制御装置に関し、一層詳細には、 時系列情報信号が入力されるニューラルネット ワークの入力および出力層を除く中間層の各ニューロンに自己帰還が形成されると共に、シーンに自己帰還が形成されると共に、が極端を示す信号が負傷で退場を示す信号が負傷で退場を認め、例えば、特別情報信号の値に漸近するように自発的表でで、 数節情報信号の値に漸近するように自発的表で関が可能となる時系列情報信号の学習制御装置に関する。

[従来の技術]

学習制御手段においては、ニューラルネットワークが利用されつつある。当該ニューラルネットワークは動的なパターン認識に代表されるランダム問題、あるいはこれらに止まらず推論、学習、配憶、言語等の認知機能をニューロンの情報処理機能に求める、所謂、コネクショニストモデルに基づくものである。

斯かるニューラルネットワークの具現手設と

[発明が解決しようとする課題]

然しながら、上記の従来の技術に係るニュー ラルネットワークにおいては、正および負極性 出力信号が導出される増幅用ソリッド素子の単 純なプロセッサ、あるいは、光ピームの入出射

[課題を解決するための手段]

前記の課題を解決するために、本発明はバックプロパーゲーション型ニューラルネットワークにおいて、入力および出力層を除く中間層における複数個のニューロンの出力信号を同一のニューロンに帰還せしめる情報処理機能手段と、学習によるシナプス結合の更新量を示す信号を負婦還増幅器の出力信号として導出する情報処理機能部と、を具備することを特徴とする。

[作用]

 が可変される受発光素子等を広範に互いに連接 して、多数同時並行処理を行うものである。そ の情報信号は一意的に出力側に伝達されるため、 各瞬間での…報信号処理のみが可能であり、徒って、時系列情報信号の解析を行うには、同時 並行処理を行うべきらに斯かる時系列情報に 性が考究される。さらに斯かる時系列情報信号 を数節情報信号に漸近すべく信号処理を行う学 都制御装置は現況において見当たらない。

本発明は係る点に鑑みてなされ、ニューラルネットワーク中において、各ニュー領を持ちている。本ットワーク中において、各ニュー領を関係を表別情報によっての時系列情報信号にから、登習上のでは、教師を表別情報信号によって、例えば、教師を受けるのは、教師を受ける。、時号の認識パターンが自発的に形成される時系列情報によって、時号の認識パターンが自発的に形成される時系列情とでは、教師を提供することを目的となる。

做パターンが自発的に形成される。

[実施例]

次に、本発明に係る時系列情報信号の学習制御装置の一実施例を添付の図面を容照しながら以下詳細に説明する。第1図は、本発明に係る時系列情報信号の学習制御装置の一実施例の構成を示し、第2図は、第1図に示される例において、情報処理要素の負無登増幅器の機能構成を示し、また第3図は、第1図に示される例のニューラルネットを模式的に示したものである。

第1図に示される例は、ある圏の特定のニューロンについて示してあり、2個のニューロンが配設されると共に、情報信号 Sia、Siaを送出する前段、例えば、ニューラルネットとしての入力層と接続される入力線12、14が接続されるシナプス結合機能となる荷重乗算部16、18、20と、さらに荷重乗算部16、20と接続され次段に形成されるニューロンのシナプス結合を更新するための負帰還増幅器24、26とを有している。

さらに、荷重乗算部16、18、20からの出力線が接続される全入力の加算部28と、加算部28の出力線が接続されニューロンを示すシグモイド型パッファ30を備え、ここでシグモイド型パッファ30の出力線が前記荷重乗算部20の入力端と接続されると共に、灰股、例えば、5個のニューロンが配設されるニューラルネットとしての出力層への伝達線32a万至32mと連接されている。

このように構成される当該実施例において、人力級12、14に導出される情報信号 5・6、 S・1・が荷重乗算部16、18 および加算部28 を介 そして、かがモイド型パッファ30 に供給される。 たる出 力信号 S・1・6 と は は は なれた 現在 のまれた 現在 のまれた 現在 のまれた で、 タグモイド型パッファ30 に 供給された 現在 のまで を通って入力 糠12、14 に 供給された 現在 のまで である ジグモイド型パッファ30 に 入力される このようにしてニューロンである シグモイ と のようにしてニューロンである ジグモイ と してのようにしてニューロンである ジグモイ と のようにしてニューロンである ジグモイド 型パッファ30 は 何らかの出力信号 S・1・6 値が数 師情報信号の なが、その出力信号 S・1・6 値が数 節情報信号の

値に対して誤差がある場合、荷重乗算部16、18、20の大きさ、すなわち、シナプス結合を変えて 誤差を小さくする。その変化量は、夫々のシナ プス結合、すなわち、荷重乗算部16、20に接続 されている負係還増幅器24、26の出力信号の値 に等しい。

このように作動する負婦還増幅器24、26を第 2 図を用いて鎖明する。

当該負帰還增幅器24、26は前股の出力層と接続される入力線40、増幅器42、出力線44、帰還 回路46とからなる。

ここで、増幅率 (A_*) と帰還率 (B_*) は、 次式で定義する。

$$A_{\nu} = f' (NET_{\kappa}) * \Sigma \delta_{\kappa} W_{jk} \cdots (1)$$

$$\beta_{\nu} = W_{jj} / \Sigma \delta_{k} W_{jk} \cdots (2)$$

「′() は、シグモイド型パッファ30の出力信号に対する散分特性を持った増幅器42である。次に、NET*は、シグモイド型パッファ30の図示しない、例えば、次及の出力層のニューロ

ンに入力され、前記加算部28に相当する回路の出力信号の値であり、 8 。 は、例えば、出力層のニューロンのシナプス結合を更新するために用意される負帰還増幅器の出力信号の値である。さらに、 W」ははシグモイド型パッファ30の、例えば、図示しない入力層のニューロンとの結合係数を示し、また、 W」は、 荷重乗算部20のような、帰還系を介する情報信号に係る結合係数である。

第3図は、本実施例おけるニューラルネットの模式図である。この例では3層構造とされ、図示しない前段の出力層と入力線52、54が接続されるi層/j層/k層を備えている。そして 1層/j層/k層には夫々2個、2個、1個のニューロン56i、58i/62j、64j/66kを有している。ここでi層のニューロン56i、58iは、j層への単純な分配器として作用している。人力線52、54に供給された時系列情報信号Szi、Sziは、例えば、j層のニューロン62jについて示すと、シナブス結合68aでシナブス荷置倍

され、合計量としてニューロン62 j へ入力される。そして、現在のニューロン62 j の出力信号は帰還系68 bを介して、次に入力される時系列情報信号 Sala に影響を与える。ニューロン64 j も同様な機能および構成を有している。

特閒平2-213978 (4)

ような動作を繰り返すことによって、出力時系 列情報信号Szaの彼は、期待値信号Szaの値に 筆近していく。

なお、当該実施例においては「層/」層/人 層とし、夫々2個、2個、1個のニューロン 56 i、58 i /62 j、64 j /66 k を配設したがこ れに限定されない、すなわち、各層のニューロ ンの数は、使用する目的によって、任意に定め られる。

[発明の効果]

以上のように、本発明によれば、ニューラル ネットワーク中において、各ニューロンに自己 帰還系が形成され、過去の時系列情報信号の帰 還にかかる重みと現在の時系列情報信号にかか る重みの配分が負帰還増幅器により与えられて、 学習且つ蓄積が行われることにより、全時系列 情報信号によって、例えば、教師情報信号の協 等の所望の値に漸近する、すなわち、1 つの認 職パターンが自発的に形成されるようになる。 これにより、動的なバターン認識に代表される ランダム問題が人間のアナログ信号処理に係る 思考過程と近似して処理可能となり、例えば、 連続的音声認識装置、移動物体の識別装置等に 利用出来る効果を奏する。

以上、本発明について好適な実施態様を挙げて説明したが、本発明はこの実施態様に限定されるものではなく、本発明の要旨を進脱しない範囲において種々の改良並びに設計の変更が可能なことは勿論である。

4. 図面の簡単な説明

第1図は、本発明に係る時系列情報信号の学 智制御装置の一実施例を示す構成図、

第2図は、第1図に示される例において、情報処理要素の負帰還増幅器の機能構成を示すブロック図、

第3図は、第1図に示される時系列情報信号 の学習制御装置の動作説明に供されるニューラ ルネットの模式図である。

12、14…入力線
16、18、20…荷重乗算部
24、26…負帰還増幅器 28…加算部
30…シグモイド型バッファ
32 a ~32 e …伝連線 42…増幅器
46…帰還回路 52、54…入力線
56 i、58 i、62 j、64 j、66 k …ニューロン
68…牧師情報信号送出手段
S10、S11、S10a、S11a …情報信号
S11、S21a、S22、S22。 …時系列情報信号
S21、S21a、S22、S22。 …時系列情報信号
S21、M持額信号

特許出願人 日本 無 線 株 式 会 社会 出版人代理人 弁理士 千葉 剛然

